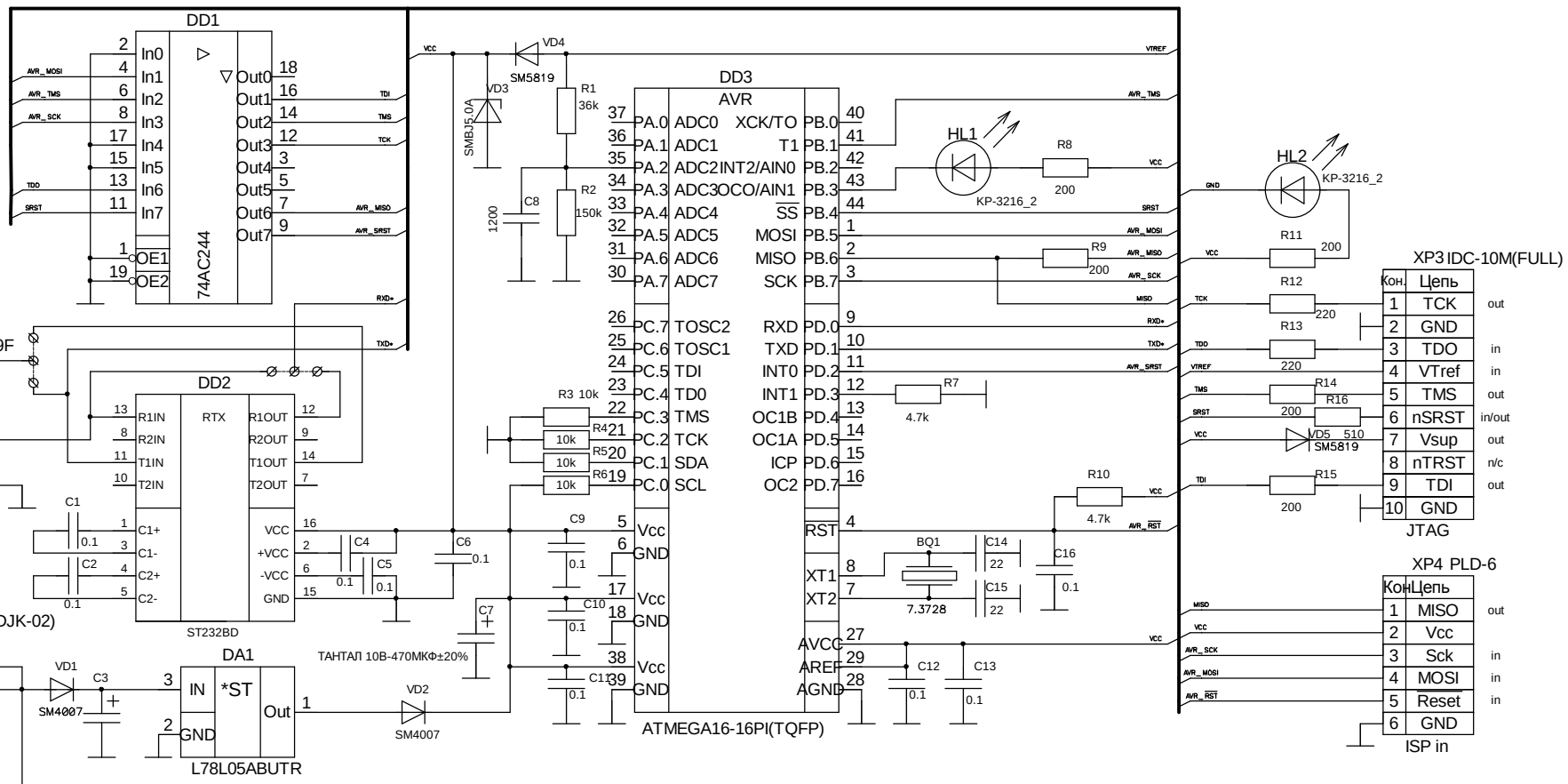




Цепь	Кон.
CD	1
RxD	2
TxD	3
DTR	4
SG	5
DSR	6
RTS	7
CTS	8
RI	9

Цепь	Кон.
+Упит	1
+Упит	2
GND	3

Цепь	Кон.
+Упит	1
GND	2

Кон.	Цепь	
1	TCK	out
2	GND	
3	TDO	in
4	VTref	in
5	TMS	out
6	nSRST	in/out
7	Vsup	out
8	nTRST	n/c
9	TDI	out
10	GND	

Кон.	Цепь	
1	MISO	out
2	Vcc	
3	Sck	in
4	MOSI	in
5	Reset	in
6	GND	

Изм.	Лист	№ докум.	Подп.	Дата	Эмулятор внутрисхемный AVR JTAG ICE Схема электрическая принципиальная	Лист	1	Листов	1
Разраб.	Сторожев Д.Ю.	15.03.08							
Пров.									
Т.контр.									
Н.контр.									
Утв.									

Копировал

Формат А3

